

Xprobe

BER200

XprobeによるBER測定評価実験キット (QPSK変復調FPGA回路 AWGN発生器搭載モデル)

特徴

1. AWGN発生器を搭載したデジタルIF方式のQPSK変復調FPGA版回路モデルです。外部にAWGN発生器、パワーメータなしでBER測定実験が可能です。
2. Xprobeにより変復調回路の各ノードの状態が観測できます。
3. 本回路は手動でシンボル同期点を決定する方式を採用していますので意図的にシンボル同期点をずらした実験が可能です。
(A/D - D/A折り返し接続の送受同一クロックで使用します。)

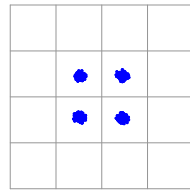
諸元:

シンボルレート : 1.5625MHz

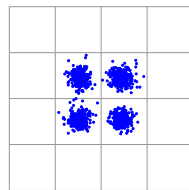
キャリア周波数 : 25MHz

受信コンスタレーション

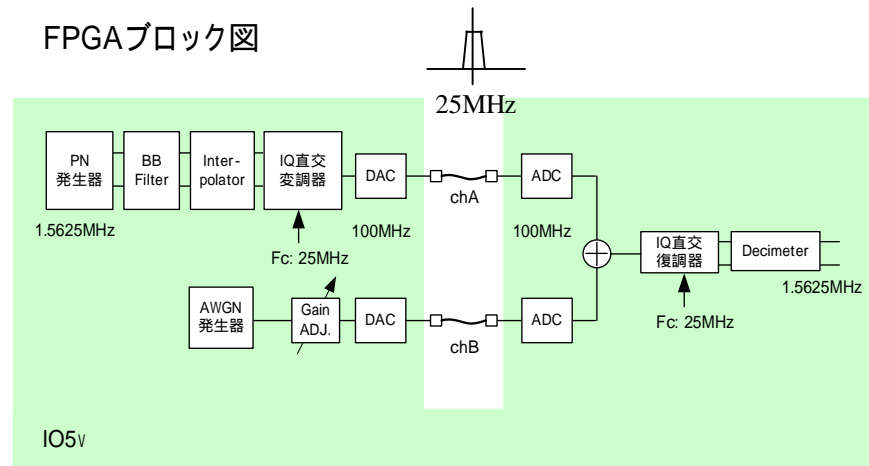
ノイズ無



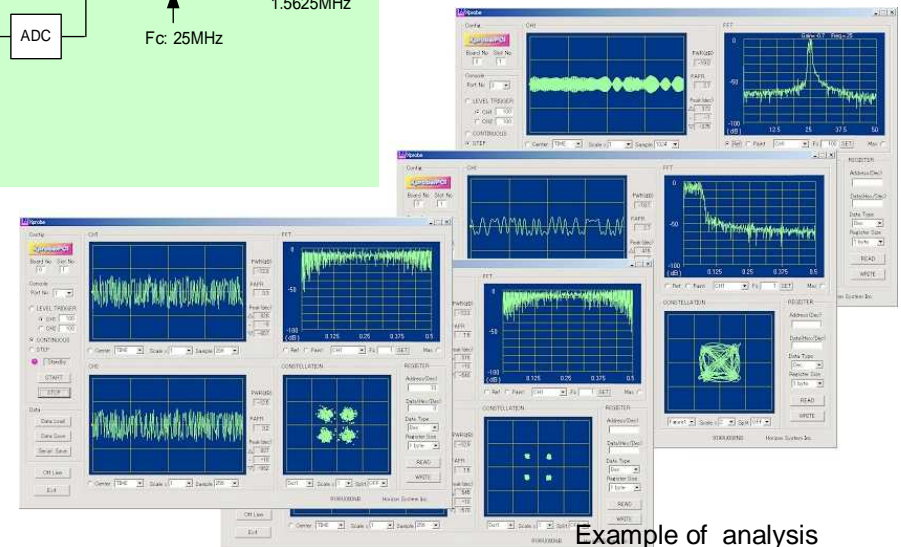
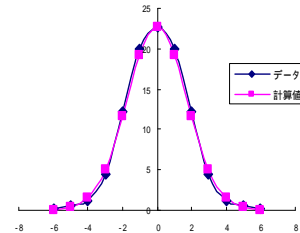
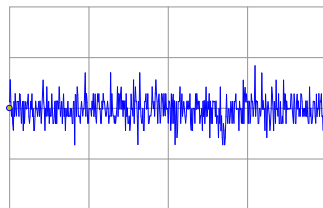
BER: 10^{-3} 付近



FPGAブロック図

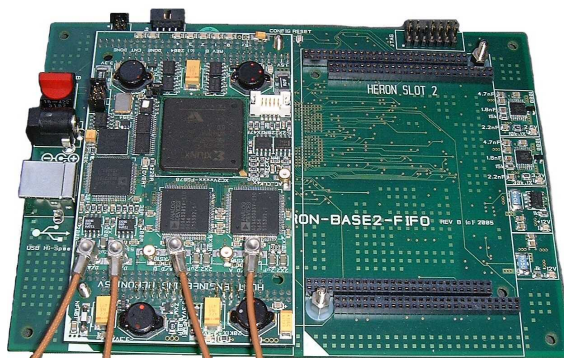
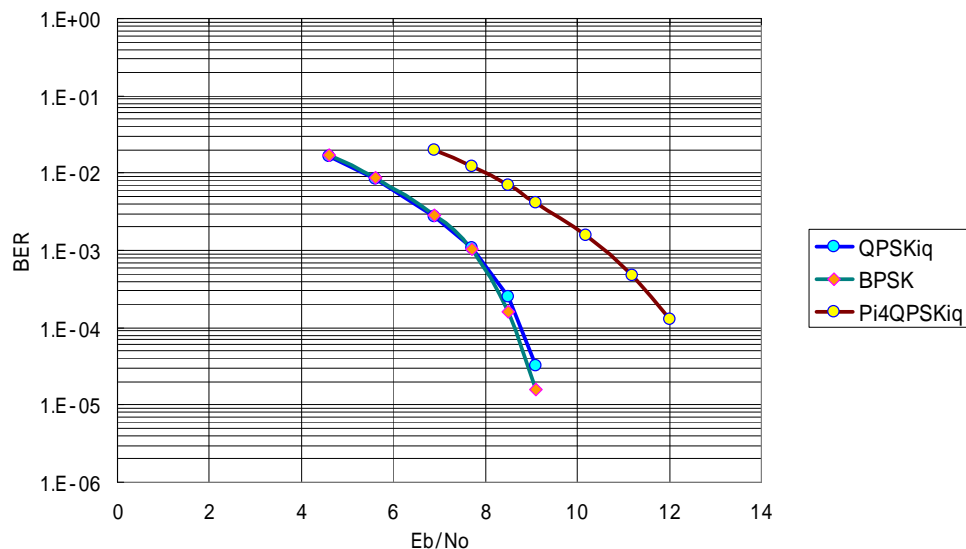


FPGAの発生AWGNデータ分布



Example of analysis

BER特性比較 (実測例)



FPGA Board(RTG-001)

動作環境

HERON IO5vボード 1台

Xprobe 1台

BER測定評価実験キットシリーズ

種類

1. QPSK変復調FPGA回路 AWGN発生器搭載モデル
2. BPSK変復調FPGA回路 AWGN発生器搭載モデル
3. 1/4シフトQPSK変復調FPGA回路
AWGN発生器搭載モデル

構成品

1. 変復調FPGA回路のRBTファイル
2. 取扱い説明書
3. BER計算プログラムソース(Ruby言語)
4. 採取データ表示プログラム

注. このキットを使用するには別途HERON IO5vボード(RTG-001)及びXprobeが必要です。

* HERON は英国 HUNT ENGINEERING社の製品です。

CB01

販売元

PLUM SYSEMS, Inc. プラムシステム株式会社



TEL/FAX : 042-592-8228

〒191-0022東京都日野市新井370-1-302

URL : <http://www.plum-syst.com>

Email: info@plum-syst.com